



日本国特許庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日 Date of Application: 2002年12月25日

出願番号 Application Number: 特願2002-373715

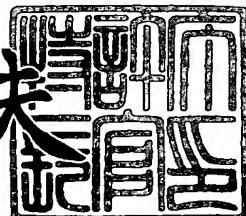
[ST. 10/C]: [JP2002-373715]

出願人 Applicant(s): サンデン株式会社

2003年10月14日

特許庁長官
Commissioner,
Japan Patent Office

今井康夫



【書類名】 特許願

【整理番号】 Y-02198

【提出日】 平成14年12月25日

【あて先】 特許庁長官 殿

【国際特許分類】 H02M 7/48

【発明者】

【住所又は居所】 群馬県伊勢崎市寿町20番地 サンデン株式会社内

【氏名】 廣野 大輔

【特許出願人】

【識別番号】 000001845

【氏名又は名称】 サンデン株式会社

【代理人】

【識別番号】 100069981

【弁理士】

【氏名又は名称】 吉田 精孝

【電話番号】 03-3508-9866

【手数料の表示】

【予納台帳番号】 008866

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9100504

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 インバータの電流検出装置

【特許請求の範囲】

【請求項 1】 三角波比較法に依る PWM 制御により直流電力を 3 相疑似交流電力に変換してモータや変圧器等の負荷に出力するインバータと、インバータに流れる直流電流を測定する手段とを備え、インバータに流れる直流電流を測定することによってインバータから負荷に出力される 3 相電流を検出するインバータの電流検出装置であって、

所定周波数の基準三角波の最上部と最下部の少なくとも一方に直流電流の測定タイミングを設定する測定タイミング設定手段と、

隣接する 2 以上の測定タイミングで直流電流を測定し各々の測定電流から少な
くとも 2 つの相電流を検出する相電流検出手段とを備える、

ことを特徴とするインバータの電流検出装置。

【請求項 2】 1 相がローレベルまたはハイレベルに固定設定され、他の 1 相
がアクティブハイ設定され、残りの 1 相がアクティブロー設定された 3 相出力を
設定する相出力設定手段を備える、

ことを特徴とする請求項 1 に記載のインバータの電流検出装置。

【請求項 3】 1 相がアクティブハイとアクティブローの一方で設定され、他
の 2 相が他方で設定された 3 相出力を設定する相出力設定手段を備える、

ことを特徴とする請求項 1 に記載のインバータの電流検出装置。

【請求項 4】 相電流検出手段は、隣接する 2 つの測定タイミングで直流電流
を測定し、一方の測定タイミングの測定電流から 1 つの相電流を検出し、且つ、
他方の測定タイミングの測定電流から他の 1 つの相電流を検出する、

ことを特徴とする請求項 1 ~ 3 の何れか 1 項に記載のインバータの電流検出裝
置。

【請求項 5】 相電流検出手段は、隣接する 3 以上の測定タイミングで直流電
流を測定し、各測定タイミングの測定電流に基づいて所定の測定タイミングでは
測定できない相電流を予測検出する、

ことを特徴とする請求項 1 ~ 3 の何れか 1 項に記載のインバータの電流検出裝

置。

【請求項 6】 相出力設定手段は、所定の測定タイミングにおける少なくとも1相の相出力を瞬間的に反転させることにより同測定タイミングでは測定できない相電流の測定を可能とする、

ことを特徴とする請求項2または3に記載のインバータの電流検出装置。

【請求項 7】 相出力設定手段は、隣接する3つの測定タイミング間の少なくとも1相の相出力を反転させることにより、中央の測定タイミングでは測定できない相電流の検出を可能とする、

ことを特徴とする請求項2または3に記載のインバータの電流検出装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、三角波比較法に依るPWM制御により直流電力を3相疑似交流電力に変換してモータや変圧器等の負荷に出力するインバータに関し、特に、インバータに流れる直流電流を測定することによってインバータから負荷に出力される3相電流を検出するインバータの電流検出装置に関する。

【0002】

【従来の技術】

図1はインバータを用いたモータ制御装置の一例を示すもので、図中の1は3相ブラシレスモータ、2はインバータ部、3は直流電源、4は駆動部、5は制御部、6は直流電流センサ、7はA/D変換部である。

【0003】

インバータ部2はトランジスタ等から成る3対のスイッチング素子U_s，X_s，V_s，Y_s，W_s，Z_s（U_s，V_s，W_sは上位スイッチング素子、X_s，Y_s，Z_sは下位スイッチング素子）を有し、駆動部4からのPWM信号に基づいて各スイッチング素子をオンオフ制御することにより、直流電源3からの直流電力を3相疑似交流電力に変換してモータ1の各コイル相U_c，V_c，W_cに出力する。直流電流センサ6はインバータ部2の電源線に流れる直流電流（以下電源電流I_{d c}と言う）を測定するためのもので、その測定信号はA/D変換部7

でA/D変換された後に制御部5に入力される。

【0004】

インバータ部2の3対のスイッチング素子は駆動部4からのPWM信号によってオンオフ制御されるものであり、そのオンオフの状態は図2(A)～図2(H)に示した8つの状態に分けることができる。尚、図2(A)～図2(H)では3対のスイッチング素子を各々のオンオフ状態が分かり易いように簡単なスイッチで示してある。また、図2(A)～図2(H)における I_{dc} は電源電流、 I_u はモータ1のU相巻線Ucに出力されるU相電流、 I_v はモータ1のV相巻線Vcに出力されるV相電流、 I_w はモータ1のW相巻線Wcに出力されるW相電流を示す。

【0005】

図2(A)の状態では X_s , Y_s , Z_s がオンで U_s , V_s , W_s がオフであるので電源電流 I_{dc} は $I_{dc} = 0$ となる。図2(B)の状態では U_s , Y_s , Z_s がオンで X_s , V_s , W_s がオフであるので電源電流 I_{dc} は $I_{dc} = I_u$
($= -I_v - I_w$)となる。図2(C)の状態では X_s , V_s , Z_s がオンで U_s , Y_s , W_s がオフであるので電源電流 I_{dc} は $I_{dc} = I_v$
($= -I_u - I_w$)となる。図2(D)の状態では U_s , V_s , Z_s がオンで X_s , Y_s , W_s がオフであるので電源電流 I_{dc} は $I_{dc} = I_u + I_v$
($= -I_v$)となる。図2(E)の状態では X_s , Y_s , W_s がオンで U_s , V_s , Z_s がオフであるので電源電流 I_{dc} は $I_{dc} = I_w$
($= -I_u - I_v$)となる。図2(F)の状態では U_s , Y_s , W_s がオンで X_s , V_s , Z_s がオフであるので電源電流 I_{dc} は $I_{dc} = I_w + I_u$
($= -I_v$)となる。図2(G)の状態では X_s , V_s , W_s がオンで U_s , Y_s , Z_s がオフであるので電源電流 I_{dc} は $I_{dc} = I_v + I_w$
($= -I_u$)である。図2(H)の状態では U_s , V_s , W_s がオンで X_s , Y_s , Z_s がオフであるので電源電流 I_{dc} は $I_{dc} = 0$ である。

【0006】

つまり、図2(A)及び図2(H)を除く各状態で電源電流 I_{dc} を測定することによって、図2(B)と図2(G)の状態では I_u を、図2(C)と図2(F)の状態では I_v を、図2(D)と図2(E)の状態では I_w をそれぞれ相電

流情報として得ることができる。依って、図2（B）または図2（G）と、図2（C）または図2（F）と、図2（D）または図2（E）の3つの状態のうち2つの状態で電源電流 I_{dc} を測定すれば3つの相電流 I_u , I_v , I_w を求めることが可能となる。

【0007】

図3のタイミングチャートは前記理念に基づく従来の電流検出方法を示すもので、図中の B_{TW} は所定周波数の基準三角波、 S_{Vw} はW相出力設定用の比較基準信号、 S_{Vv} はV相出力設定用の比較基準信号、 S_{Vu} はU相出力設定用の比較基準信号、 OS_u は基準三角波 B_{TW} と比較基準信号 S_{Vu} によって設定されたU相出力、 OS_v は基準三角波 B_{TW} と比較基準信号 S_{Vv} によって設定されたV相出力、 OS_w は基準三角波 B_{TW} と比較基準信号 S_{Vw} によって設定されたW相出力である。

【0008】

この電流検出方法では、先に述べた図2（B）～図2（G）のうちの1つのスイッチング状態に相当するタイミングで電源電流 I_{dc} を測定して1つの相電流を検出し、前記とは異なるスイッチング状態に相当するタイミングで電源電流 I_{dc} を測定して前記とは異なる1つの相電流を検出し、検出された2つの相電流から残りの1つの相電流を演算することで、所期の電流検出を行う。

【0009】

【特許文献1】

特許第2563226号明細書

【特許文献2】

特開平10-155278号公報

【0010】

【発明が解決しようとする課題】

しかし、前記従来の電流検出方法は、基本的にはスイッチング状態が切り替わったタイミングで電源電流 I_{dc} を測定するものであるため、図3に t_1 , t_2 で示すように2つの測定タイミングが近接すると、測定タイミング t_1 で電源電流 I_{dc} を測定することが困難となる。

【0011】

即ち、図4に示すように、任意の一対のスイッチング素子のオンオフ状態を切り替えるための信号I Sが駆動部4からインバータ部2に送出された場合には、この信号I Sのハイレベルからローレベルへの切り替え時点よりも遅れて上位スイッチング素子H S Dがオンからオフに切り替わり、この切り替え時点よりも遅れて下位スイッチング素子L S Dがローからハイに切り替わり、この切り替えに準じて電源電流I d cに変化が現れる。また、抵抗等から成る直流電流センサ6の測定信号はA／D変換部7でA／D変換された後に制御部5に出力されるので、電源電流I d cの変化に伴うA／D変換出力（図中のA／D）を得るまでにも時間の遅れが発生する。スイッチング素子として一般的なIGBT素子を使用した場合には図4にt dで示す時間は約1.5μsecとなるため、測定タイミングt 1で電源電流I d cを正確に測定するにはt d以上の時間間隔が測定タイミングt 1とt 2との間に必要となる。依って、図3の測定タイミングt 1とt 2の時間差が図4にt dで示す時間よりも小さくなると、測定タイミングt 1で電源電流I d cを測定してもその値に誤差が生じてしまう不具合がある。

【0012】

また、前記従来の電流検出方法は、スイッチング状態が切り替わったタイミングで電源電流I d cを測定するものであるため、各相出力のDUTY比が変化すると図3にINTに示す電流測定周期が増減してしまうことから、一定周期で相電流情報を得ることができない不具合がある。

【0013】

本発明は前記事情に鑑みて創作されたもので、その目的とするところは、インバータからモータ等の負荷に出力される相電流情報を高精度且つ一定周期で得ることができるインバータの電流検出装置を提供することにある。

【0014】

【課題を解決するための手段】

前記目的を達成するため、本発明の電流検出装置は、三角波比較法に依るPWM制御により直流電力を3相疑似交流電力に変換してモータや変圧器等の負荷に出力するインバータと、インバータに流れる直流電流を測定する手段とを備え、

インバータに流れる直流電流を測定することによってインバータから負荷に出力される3相電流を検出するインバータの電流検出装置であって、所定周波数の基準三角波の最上部と最下部の少なくとも一方に直流電流の測定タイミングを設定する測定タイミング設定手段と、隣接する2以上の測定タイミングで直流電流を測定し各々の測定電流から少なくとも2つの相電流を検出する相電流検出手段とを備える、ことをその主たる特徴とする。

【0015】

この電流検出装置によれば、所定周波数の基準三角波の最上部と最下部の少なくとも一方に直流電流の測定タイミングを設定することによって、電流測定を各相出力におけるハイレベル区間の中心またはローレベル区間の中心で行うことができる。依って、基準三角波の全ての最上部と最下部に測定タイミングが設定されている場合でも隣接する2つのタイミング間に電流測定に支障を生じない充分な時間差を確保することができる。

【0016】

また、所定周波数の基準三角波の最上部と最下部の少なくとも一方に直流電流の測定タイミングを設定してあるので、各相出力のDUTY比が変化しても測定タイミングが変動することなく、基準三角波の周波数に従った一定の周期で電流測定を行って相電流検出を行うことができる。

【0017】

本発明の前記目的とそれ以外の目的と、構成特徴と、作用効果は、以下の説明と添付図面によって明らかとなる。

【0018】

【発明の実施の形態】

本発明を適用したモータ制御装置の構成は、制御部5における電流検出処理を除き図1に示したものと同じであるので、以下の説明では必要に応じて図1の説明で用いた名称及び符号を引用する。

【0019】

本発明に係る電流検出処理は基本的には図5のフローチャートを従って実施される。即ち、まず、基準三角波BTWと各比較基準信号SVu, SVv, SVw

を利用して各相出力OS_u，OS_v，OS_wの設定を行い（ステップS1）、そして測定タイミングの設定をし（ステップS2）、設定された測定タイミングで電源電流I_{d c}の測定を行ってA/D変換後の電源電流データを記憶する手順を測定回数nが設定回数Nに達するまで繰り返し（ステップS3～S7）、測定回数nが設定回数Nに達したときに前記記憶データに基づいて相電流を検出する（ステップS8）ことにより、所期の電流検出処理を行う。

【0020】

以下に、前記の電流検出処理の具体例を図6のタイミングチャートを参照して説明する。

【0021】

まず、所定周波数の基準三角波BTWを用い、これに対してW相出力設定用の比較基準信号SV_wとV相出力設定用の比較基準信号SV_vとU相出力設定用の比較基準信号SV_uを定める。ここでは、3つの相出力のうちの1つをローレベル或いはハイレベルに固定した、所謂、2相変調によるPWM制御を行うために、U相出力設定用の比較基準信号SV_uを基準三角波BTWの最下部に一致させている。

【0022】

次に、三角波比較法によってU相出力OS_uとV相出力OS_vとW相出力OS_wを設定する。先に述べたようにU相出力設定用の比較基準信号SV_uは基準三角波BTWの最下部に一致しているため、U相出力OS_uはローレベルに固定されたものとなる。V相出力OS_vは基準三角波BTWが比較基準信号SV_vよりも大きいときにローレベルとなり小さいときにハイレベルとなるように設定される。W相出力OS_wは基準三角波BTWが比較基準信号SV_wよりも大きいときにハイレベルとなり小さいときにローレベルとなるように設定されている。以下、V相出力OS_vのような出力設定方法をアクティブロー（active-low）設定と言い、W相出力OS_wのような出力設定方法をアクティブハイ（active-high）設定と言う。

【0023】

以上のようにして各相出力OS_u，OS_v，OS_wを設定した後は、設定され

た各相出力OS_u, OS_v, OS_wに従って3相ブラシレスモータ1の各コイル相UC, VC, WCに電圧を印加する。

【0024】

そして、基準三角波BTWの全ての最上部と最下部に時系列に測定タイミングT1～T6を設定し、最初の1周期で隣接する2つの測定タイミングT1及びT2で電源電流Idcを測定する。各測定タイミングT1, T2における直流電流センサ6の測定信号はA/D変換部7でA/D変換された後、各測定タイミングT1, T2における電源電流データとして制御部5のメモリ（図示省略）に記憶される。

【0025】

測定タイミングT1ではU相出力OS_u及びV相出力OS_vがローレベルでW相出力OS_wがハイレベルであるので、同タイミングT1で測定された電源電流Idcは $I_{dc} = I_w$ (W相電流)となり、このときの電流測定はW相出力OS_wのハイレベル区間の中心で行われることになる。また、測定タイミングT2ではU相出力OS_u及びW相出力OS_wがローレベルでV相出力OS_vがハイレベルであるので、同タイミングT2で測定された電源電流Idcは $I_{dc} = I_v$ (V相電流)となり、このときの電流測定はV相出力OS_vにおけるローレベル区間の中心で行われることになる。

【0026】

次に、メモリに記憶された電源電流データに基づいて各相電流I_u, I_v, I_wの検出を行う。PWM制御に用いられる基準三角波BTWには、通常、5kHz～20kHzの比較的高い周波数を有するものが用いられることから、ここでは測定タイミングT1及びT2を同一時刻とみなしてこの時点での各相電流I_u, I_v, I_wの検出を行う。

【0027】

先に述べたように、測定タイミングT1で測定される電源電流IdcはW相電流I_wであり、測定タイミングT2で測定される電源電流IdcはV相電流I_vであるから、W相電流I_wとV相電流I_vは演算によって新たに求める必要はない。また、U相電流I_uとV相電流I_vとW相電流I_wの和は常に零であるので

、 $I_u + I_v + I_w = 0$ の式から残りのU相電流 I_u を $I_u = -I_v - I_w$ によって求める。

【0028】

ここでは図5のステップS7における設定回数Nを2としているので、続いて次の1周期で隣接する2つの測定タイミングT3及びT4で電源電流 I_{dc} を測定し、前記と同様にして測定タイミングT3及びT4を同一時刻とみなして各相電流 I_u , I_v , I_w の検出処理を行う。これ以後も同様の電流検出処理を継続して実施する。因みに、PWM制御によるモータ駆動では各相電流 I_u , I_v , I_w のうち2つの電流のみを検出してこれを用いるような制御方法もあるため、このような制御方法の場合には前記のように2つの相電流 I_v , I_w が分かっている状態で残りの1つの相電流 I_u を演算する必要はない。

【0029】

このように前述の電流検出処理によれば、所定周波数の基準三角波BTWの全ての最上部と最下部に電源電流 I_{dc} の測定タイミングT1～T6を設定することによって、電流測定をV相出力OSvとW相出力OSwにおけるハイレベル区間の中心またはローレベル区間の中心で行うことができ、隣接する2つのタイミング間、例えば測定タイミングT1とT2の間に電流測定に支障を生じない充分な時間を確保することができる。しかも、電流測定をV相出力OSvとW相出力OSwにおけるハイレベル区間の中心またはローレベル区間の中心で行うことができるので、PWM制御による電流の脈動を最低限に抑えることができる。依つて、各測定タイミングで電源電流 I_{dc} を測定してもその値に誤差が生じることなく、これにより各相電流 I_u , I_v , I_w を高精度に検出することができる。

【0030】

また、所定周波数の基準三角波BTWの全ての最上部と最下部に電源電流 I_{dc} の測定タイミングT1～T6を設定してあるので、V相出力OSvとW相出力OSwのDUTY比が変化しても測定タイミングが変動することなく、基準三角波BTWの周波数に従った一定の周期で電流測定を行って相電流検出を行うことができ、一定の周期で相電流検出を行うことによってインバータ部2によるモ

ータ駆動の安定性を向上させることができる。

【0031】

前述の電流検出処理では隣接する2つの測定タイミングで測定されたW相電流 I_w とV相電流 I_v から両測定タイミングでは測定できないU相電流 I_u を求めるものを示したが、図6の中央に示した各相電流 I_u , I_v , I_w のように、基準三角波BTWの1乃至連続する複数周期において各相電流 I_u , I_v , I_w が変動しない或いは変動が小さい場合には、基準三角波BTWの1.5周期で隣接する3つの測定タイミングで測定された電源電流 I_{dc} に基づいて、所定の検出タイミングでは測定できない相電流を予測検出することも可能である。例えば、測定タイミングT2では測定できないW相電圧 $I_w(T_2)$ を予測検出するときには、測定タイミングT1で測定されたW相電流 $I_w(T_1)$ と測定タイミングT3で測定されたW相電流 $I_w(T_3)$ から、 $I_w(T_2) = (I_w(T_1) + I_w(T_3)) / 2$ の式によって測定タイミングT2におけるW相電流 I_w を求めればよい。

【0032】

また、基準三角波BTWの2周期で隣接する4つの測定タイミングで測定された電源電流 I_{dc} に基づいて、所定の検出タイミングでは測定できない相電流を予測検出することも可能である。例えば、測定タイミングT4では測定できないW相電流 $I_w(T_4)$ を予測検出するときには、測定タイミングT1で測定されたW相電流 I_w と測定タイミングT3で測定されたW相電流 $I_w(T_3)$ から、 $I_w(T_4) = I_w(T_3) + (I_w(T_3) - I_w(T_1)) / 2$ の式によって測定タイミングT4におけるW相電流 I_w を求めればよい。

【0033】

前記と同様にして、基準三角波BTWの2.5周期以上で隣接する5つ以上の測定タイミングで電源電流 I_{dc} を測定し、所定の検出タイミングでは測定できない相電流を予測検出することも可能である。

【0034】

一方、図6の下部に示した各相電流 I_u , I_v , I_w のように、基準三角波BTWの1乃至連続する複数周期において各相電流 I_u , I_v , I_w が変動する場

合には、前記のような予測検出を行うことも可能であるが、このような場合には、例えば、測定タイミングT1で検出されたW相電流Iw(T1)と測定タイミングT3で検出されたW相電流Iw(T3)から、 $Iw(T2) = (Iw(T1) + Iw(T3)) / 2$ の式によって測定タイミングT2におけるW相電流Iw(T2)を予測検出し、測定タイミングT3で検出されたW相電流Iw(T3)と測定タイミングT5で検出されたW相電流Iw(T5)から、 $Iw(T4) = (Iw(T3) + Iw(T5)) / 2$ の式によって測定タイミングT4におけるW相電流Iw(T4)を予測検出し、そして予測検出された測定タイミングT2におけるW相電流Iw(T2)と測定タイミングT4におけるW相電流Iw(T4)から、 $Iw(T2) = (Iw(T1) + Iw(T4)) / 2$ の式によって測定タイミングT3におけるW相電流Iw(T3)を予測検出したほうが精度の高い値が得られる。

【0035】

図7は図6のタイミングチャートの変形例を示すもので、同図のタイミングチャートでは測定タイミングT3で電源電流Idcの測定が行われるときにV相出力OSvを瞬間にハイレベルとなるようにし、このハイレベル区間の中心で電流測定を行えるようにしてある。因みに、ここでの瞬間的とは、ハイレベル区間の中心で電流測定を行う関係から、図4を用いて先に説明した電流測定に必要な時間の2倍以上、例えば $3\mu\text{sec}$ 以上を指す。つまり、図6のタイミングチャートでは測定タイミングT3で測定される電源電流IdcはW相電流Iwであったが、図7のタイミングチャートのように測定タイミングT3で電源電流Idcの測定が行われるときにV相出力OSvを瞬間にハイレベルに反転することにより、同タイミングT3でU相電流Iuを測定することが可能となる。

【0036】

依って、3つの測定タイミングT1, T2, T3で電源電流Idcを測定すれば、測定タイミングT1ではW相電流Iwを、測定タイミングT2ではV相電流Ivを、測定タイミングT3ではU相電流Iuをそれぞれ測定できるので、測定タイミングT1, T2及びT3を同一時刻とみなした場合におけるこの時点での各相電流Iu, Iv, Iwを演算を要せずに検出することができる。勿論、他の

測定タイミングで少なくとも1相の相出力を瞬間に反転させることにより、同測定タイミングでは測定できない相電流を測定することもできる。

【0037】

図8は図6に示したタイミングチャートの他の変形例を示すもので、同図のタイミングチャートでは、測定タイミングT2とT4で挟まれる区間INT1におけるV相出力OSvをアクティブハイ設定として同区間INT1のV相出力OSvを反転させてある。つまり、図6のタイミングチャートでは測定タイミングT3で測定される電源電流IdcはW相電流Iwであったが、図8のタイミングチャートのように測定タイミングT3で電源電流Idcの測定が行われるときにV相出力OSvを反転させてハイレベルとすることにより、同タイミングT3でU相電流Iuを測定することが可能となる。

【0038】

依って、3つの測定タイミングT1, T2, T3で電源電流Idcを測定すれば、測定タイミングT1ではW相電流Iwを、測定タイミングT2ではV相電流Ivを、測定タイミングT3ではU相電流Iuをそれぞれ測定できるので、測定タイミングT1, T2及びT3を同一時刻とみなした場合におけるこの時点での各相電流Iu, Iv, Iwを演算を要せずに検出することができる。

【0039】

尚、図6を引用して説明した電流検出処理では、U相出力OSuをローレベルに固定した2相変調を前提とするものを示したが、図9に示すように、U相出力設定用の比較基準信号SVuを基準三角波BTWの最上部に一致させてU相出力OSuをハイレベルに固定した2相変調を行う場合でも、測定タイミングT1, T3, T5でV相電流Ivを測定し、且つ、測定タイミングT2, T4, T6でW相電流Iwを測定できるので、図6を用いて説明したのと同様の電流検出処理を行うことができる。また、図9の測定タイミングT3で電源電流Idcの測定が行われるときにW相出力OSwを瞬間にローレベルとすれば、同タイミングT3でU相電流Iuを測定して図7を用いて説明したのと同様の電流検出処理を行うことができる。さらに、図9の測定タイミングT2とT4で挟まれる区間INT1におけるW相出力OSwをアクティブロー設定として測定タイミングT3

で電源電流 I_{dc} の測定が行われるときにW相出力 OS_w を反転させてローレベルとすれば、同タイミング T_3 でU相電流 I_u を測定して図8を用いて説明したのと同様の電流検出処理を行うことができる。

【0040】

また、図5～図9を引用して説明した電流検出処理は、2相変調によるPWM制御をその前提としたが、通常の3相変調によるPWM制御にも前記の電流検出処理が適用できる。以下、その具体例を図10のタイミングチャートを参照して説明する。

【0041】

まず、所定周波数の基準三角波 BTW を用い、これに対してW相出力設定用の比較基準信号 SVw とV相出力設定用の比較基準信号 SVv とU相出力設定用の比較基準信号 SVu を定める。

【0042】

次に、三角波比較法によってU相出力 OS_u とV相出力 OS_v とW相出力 OS_w を設定する。図中の INT_{11} は基準三角波 BTW の左から1番目の最下部と2番目の最下部で挟まれる第1区間であり、 INT_{12} は基準三角波 BTW の左から2番目の最下部と3番目の最下部で挟まれる第2区間であり、 INT_{13} は基準三角波 BTW の左から3番目の最下部と4番目の最下部で挟まれる第3区間である。図から分かるように、第1区間 INT_{11} では、U相出力 OS_u をアクティブハイ設定とし、V相出力 OS_v をアクティブハイ設定とし、W相出力 OS_w をアクティブロー設定としてある。また、第2区間 INT_{12} では、U相出力 OS_u をアクティブハイ設定とし、V相出力 OS_v をアクティブロー設定とし、W相出力 OS_w をアクティブハイ設定としてある。さらに、第3区間 INT_{13} では、U相出力 OS_u をアクティブロー設定とし、V相出力 OS_v をアクティブハイ設定とし、W相出力 OS_w をアクティブハイ設定としてある。

【0043】

以上のようにして各相出力 OS_u 、 OS_v 、 OS_w を設定した後は、設定された各相出力 OS_u 、 OS_v 、 OS_w に従って3相ブラシレスモータ1の各コイル相 U_c 、 V_c 、 W_c に電圧を印加する。

【0044】

そして、基準三角波BTWの最上部に測定タイミングT11～T13を設定し、隣接する2つの測定タイミングT11及びT12で電源電流I_{dc}を測定する。各測定タイミングT11, T12における直流電流センサ6の測定信号はA/D変換部7でA/D変換された後、各測定タイミングT1, T2における電源電流データとして制御部5のメモリ（図示省略）に記憶される。

【0045】

測定タイミングT11ではU相出力OS_u及びV相出力OS_vがハイレベルでW相出力OS_wがローレベルであるので、同タイミングT11で検出された電源電流I_{dc}はI_{dc} = I_w（W相電流）となり、このときの電流測定はW相出力OS_wのローレベル区間の中心で行われることになる。また、測定タイミングT12ではU相出力OS_u及びW相出力OS_wがハイレベルでV相出力OS_vがローレベルであるので、同タイミングT2で測定された電源電流I_{dc}はI_{dc} = I_v（V相電流）となり、このときの電流測定はV相出力OS_vのローレベル区間の中心で行われることになる。

【0046】

次に、メモリに記憶された電源電流データに基づいて各相電流I_u, I_v, I_wの検出を行う。PWM制御に用いられる基準三角波BTWには、通常、5kHz～20kHzの比較的高い周波数を有するものが用いられることから、ここでは測定タイミングT11及びT12を同一時刻とみなしてこの時点での各相電流I_u, I_v, I_wの検出を行う。

【0047】

先に述べたように、測定タイミングT11で測定される電源電流I_{dc}はW相電流I_wであり、測定タイミングT12で測定される電源電流I_{dc}はV相電流I_vであるから、W相電流I_wとV相電流I_vは演算によって新たに求める必要はない。また、U相電流I_uとV相電流I_vとW相電流I_wの和は常に零であるので、I_u + I_v + I_w = 0の式から残りのU相電流I_uをI_u = -I_v - I_wによって求める。

【0048】

ここでは図5のステップS7における設定回数Nを2としているので、続いて隣接する2つの測定タイミングT13及びT14（図示省略）で電源電流 I_{dc} を測定し、前記と同様にして測定タイミングT13及びT14を同一時刻とみなして各相電流 I_u , I_v , I_w の検出処理を行う。これ以後も同様の電流検出処理を継続して実施する。因みに、PWM制御によるモータ駆動では各相電流 I_u , I_v , I_w のうち2つの電流のみを検出してこれを用いるような制御方法もあるため、このような制御方法の場合には前記のように2つの相電流 I_v , I_w が分かっている状態で残りの1つの相電流 I_u を演算する必要はない。

【0049】

また、測定タイミングT13で測定される電源電流 I_{dc} はU相電流 I_u であるので、3つの測定タイミングT11, T12, T13で電源電流 I_{dc} を測定すれば、測定タイミングT11ではW相電流 I_w を、測定タイミングT12ではV相電流 I_v を、測定タイミングT13ではU相電流 I_u をそれぞれ測定できるので、測定タイミングT11, T12及びT13を同一時刻とみなした場合におけるこの時点での各相電流 I_u , I_v , I_w を演算を要せずに検出することもできる。

【0050】

尚、前述の説明ではインバータ部2によって3相ブラシレスモータ1を駆動するものを例示したが、リラクタンスモータやインダクションモータ等を含むモータや変圧器等の負荷を駆動するインバータに前述の電流検出処理を適用しても前記と同様の作用効果を得ることができる。

【0051】

【発明の効果】

以上詳述したように、本発明によれば、基準三角波の全ての最上部と最下部に測定タイミングが設定されている場合でも隣接する2つのタイミング間に電流測定に支障を生じない充分な時間を確保できるので、各測定タイミングで電源電流を測定してもその値に誤差が生じることはなく、これにより各相電流を高精度に検出することができる。また、各相出力のDUTY比が変化しても測定タイミングが変動することができないので、基準三角波の周波数に従った一定の周期で電流測

定を行って相電流検出を行うことができ、一定の周期で相電流検出を行うことによってインバータによる負荷駆動の安定性を向上させることができる。

【図面の簡単な説明】

【図 1】

インバータを用いたモータ制御装置の一例を示す図

【図 2】

図 1 に示したインバータ部の 8 つのスイッチング状態を示す図

【図 3】

従来の電流検出方法を示すタイミングチャート

【図 4】

電流測定のために必要な時間を示す図

【図 5】

本発明に係る電流検出処理を示すフローチャート

【図 6】

本発明に係る電流検出処理を示すタイミングチャート

【図 7】

図 6 のタイミングチャートの変形例を示す図

【図 8】

図 6 のタイミングチャートの他の変形例を示す図

【図 9】

図 6 のタイミングチャートにおける U 相出力をハイレベルに固定したものを示す図

【図 10】

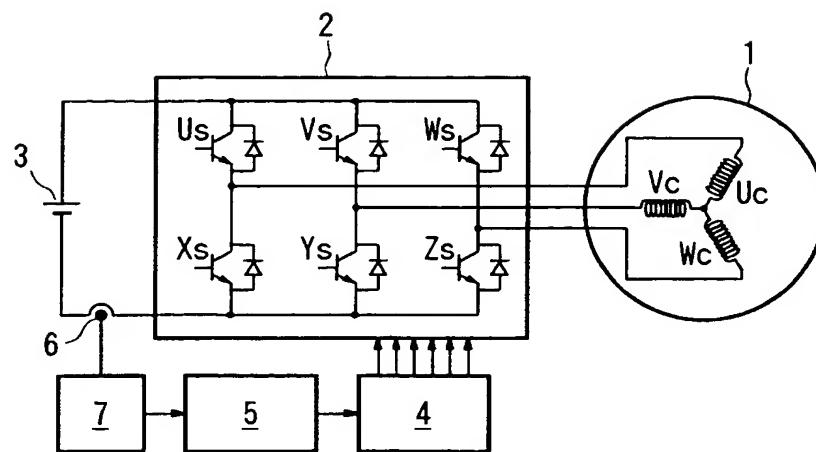
本発明に係る他の電流検出処理を示すタイミングチャート

【符号の説明】

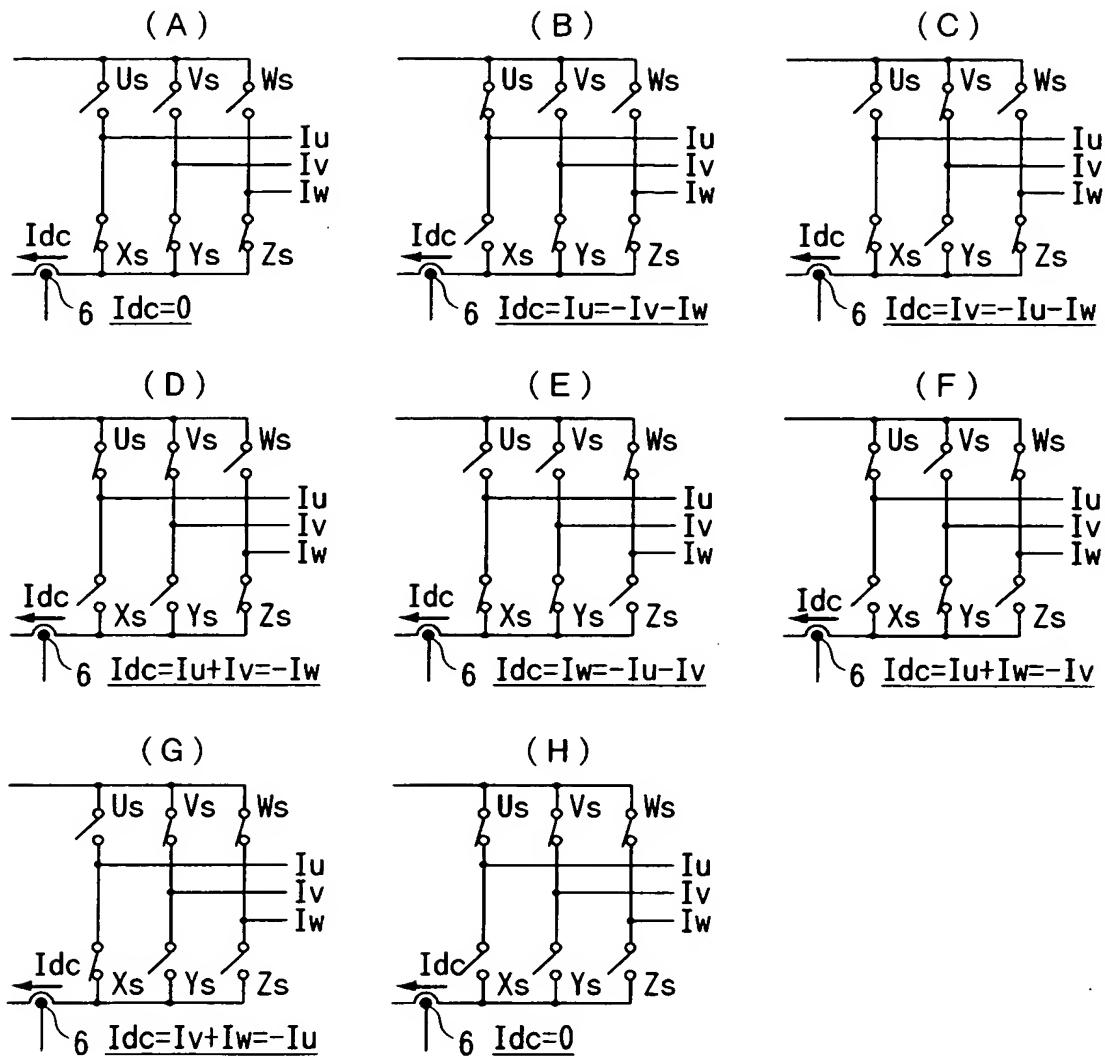
1 … 3 相ブラシレスモータ、 2 … インバータ部、 U_s， V_s， W_s， X_s， Y_s， Z_s … スイッチング素子、 3 … 直流電源、 4 … 駆動部、 5 … 制御部、 6 … 直流電流センサ、 7 … A/D 変換器。

【書類名】 図面

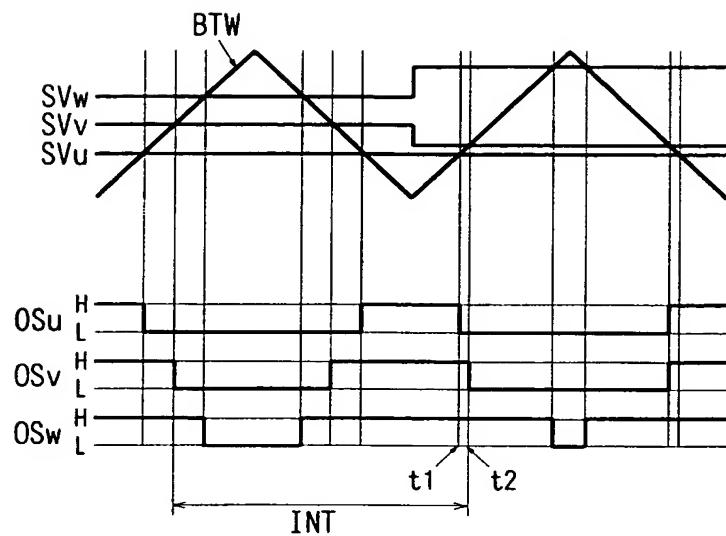
【図1】



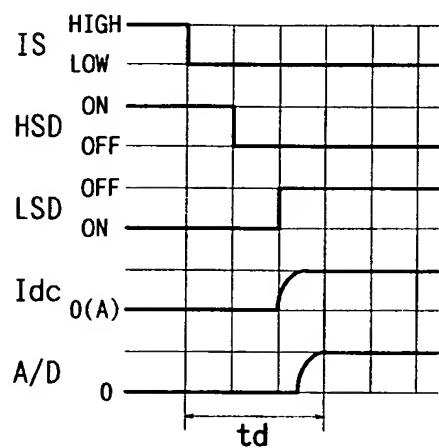
【図 2】



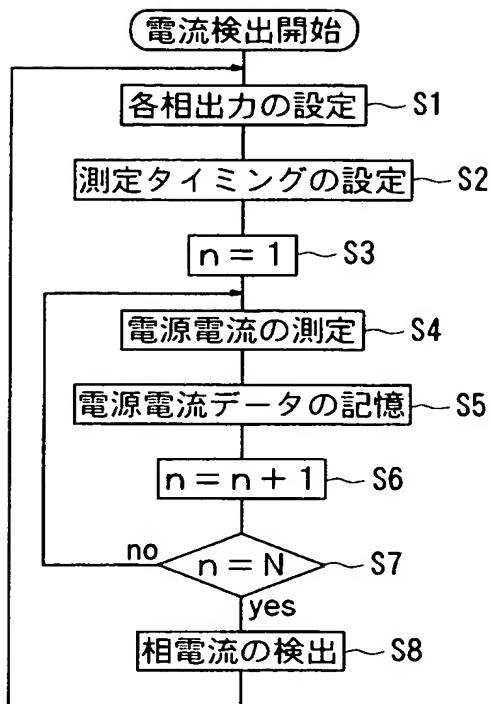
【図3】



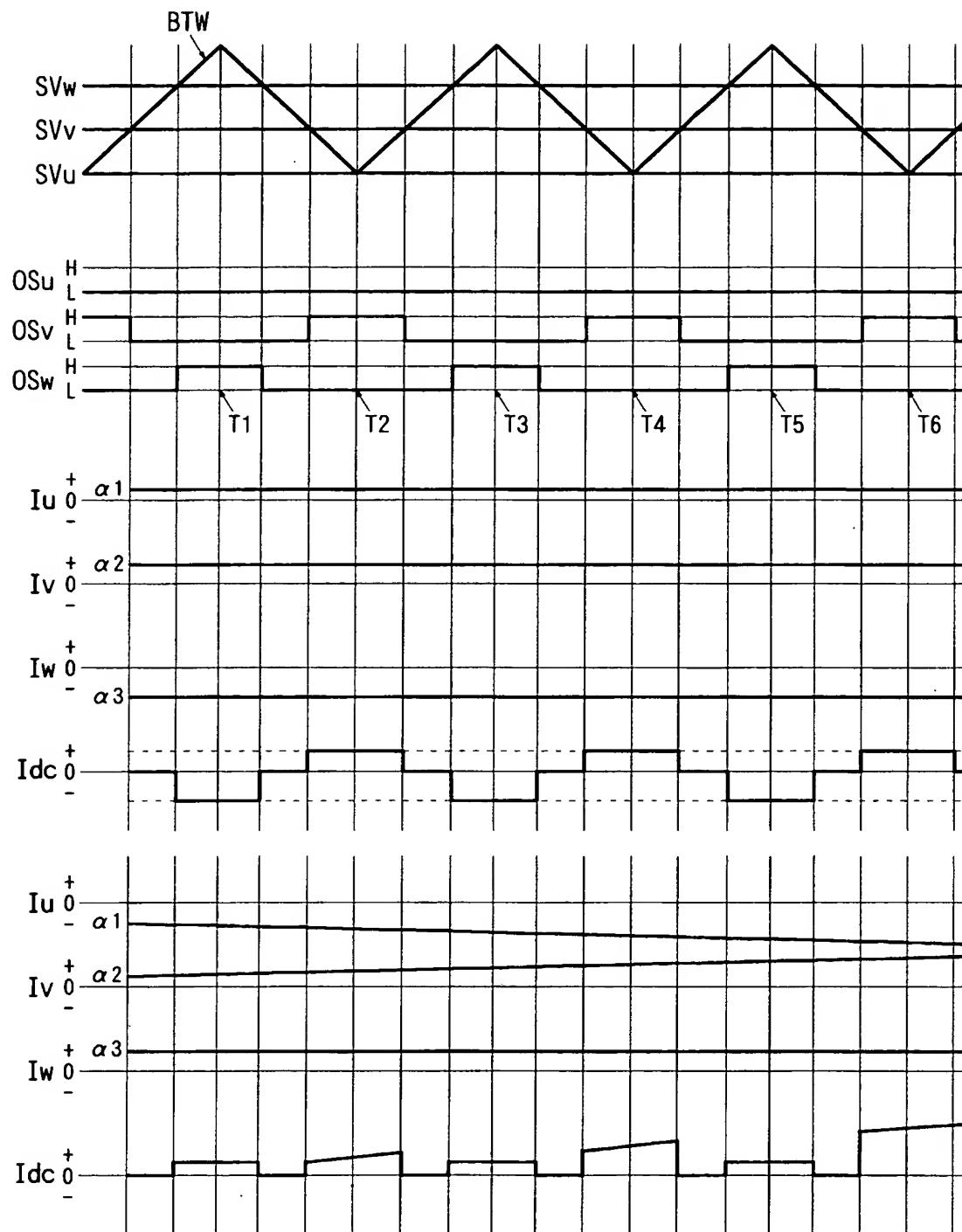
【図4】



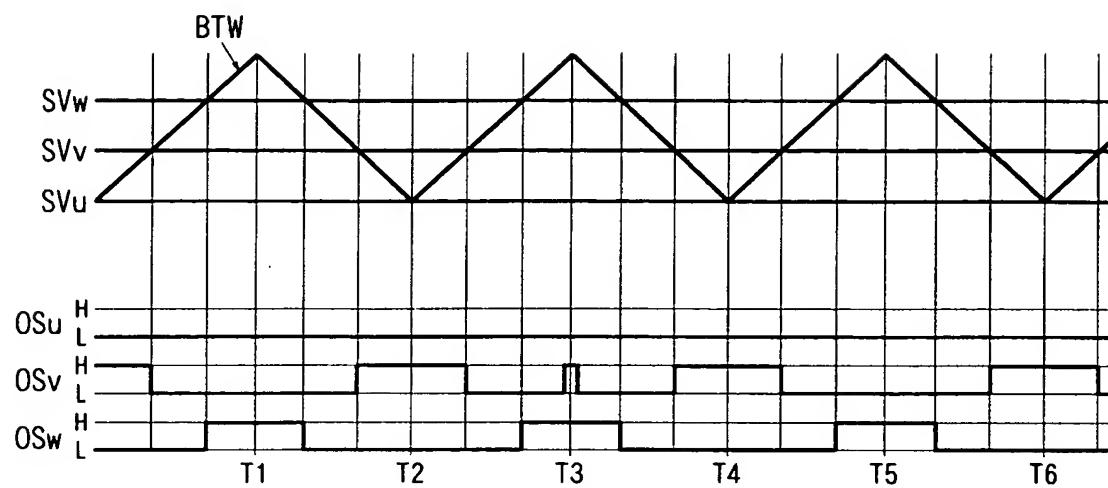
【図5】



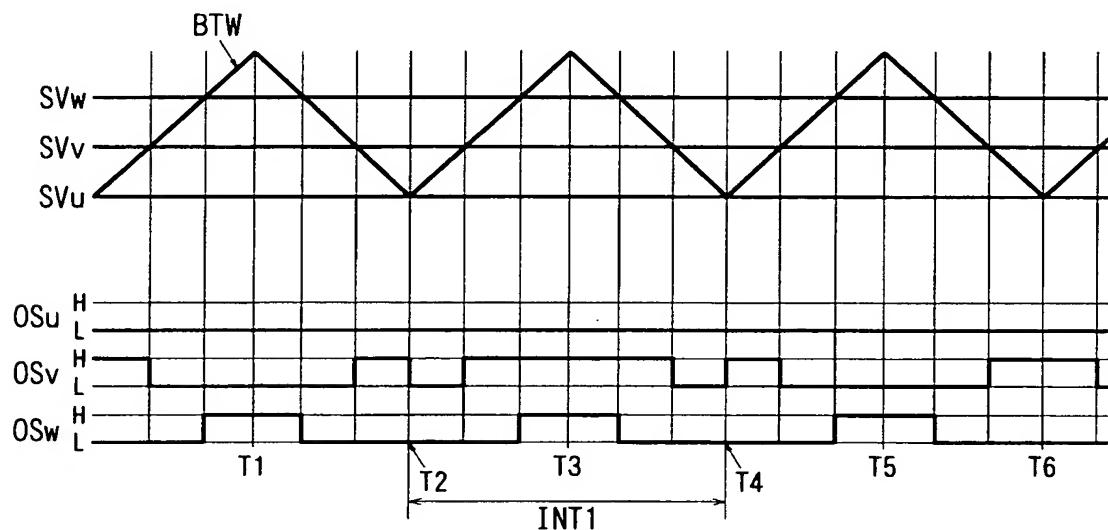
【図 6】



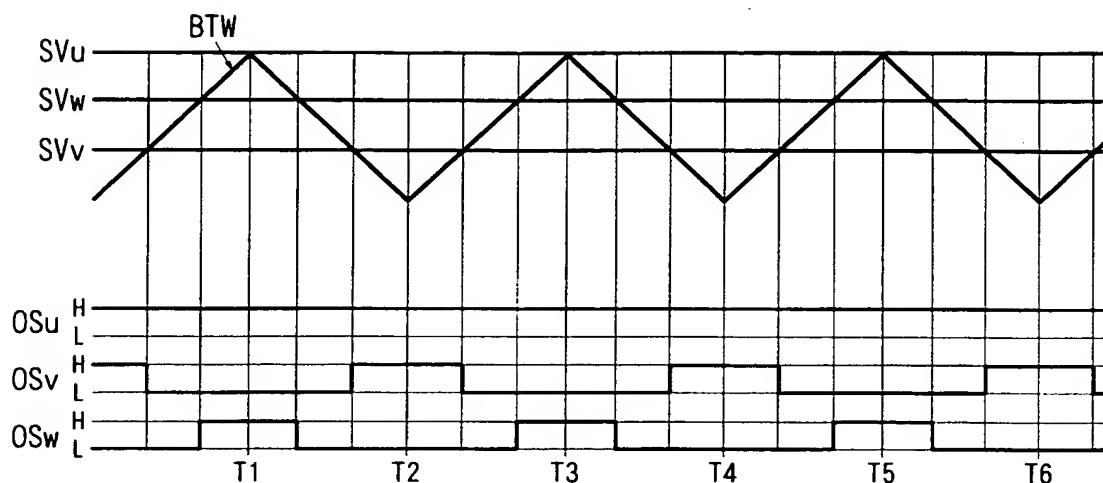
【図 7】



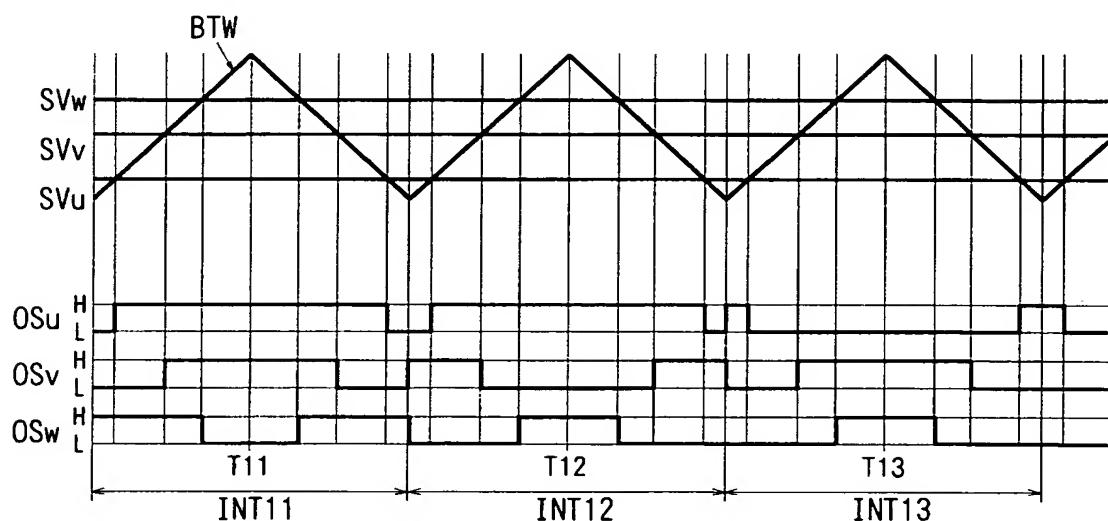
【図 8】



【図 9】



【図 10】



【書類名】 要約書

【要約】

【課題】 インバータからモータ等の負荷に出力される相電流情報を高精度且つ一定周期で得ることができるインバータの電流検出装置を提供する。

【解決手段】 所定周波数の基準三角波B TWの全ての最上部と最下部に電源電流I d cの測定タイミングT 1～T 6を設定することによって、電流測定をV相出力O S vとW相出力O S wにおけるハイレベル区間の中心またはローレベル区間の中心で行うことができ、隣接する2つのタイミング間、例えば測定タイミングT 1とT 2の間に電流測定に支障を生じない充分な時間を確保することができる。また、V相出力O S vとW相出力O S wのD U T Y比が変化しても測定タイミングが変動することなく、基準三角波B TWの周波数に従った一定の周期で電流測定を行って相電流検出を行うことができる。

【選択図】 図6

特願 2002-373715

出願人履歴情報

識別番号 [000001845]

1. 変更年月日 1990年 9月 3日

[変更理由] 新規登録

住 所 群馬県伊勢崎市寿町20番地
氏 名 サンデン株式会社